

Preguntas

1. Para comparar el rendimiento de dos procesadores distintos, lo mejor es:
 - a) Comparar la frecuencia de su reloj.
 - b) Comparar el tamaño de su caché L2.
 - c) Comparar el tamaño de su caché L1.
 - d) Comparar los resultados obtenidos en benchmarks.
 - e) Comparar la fecha de fabricación.
2. La frecuencia de la señal de reloj del procesador del sistema:
 - a) Debe ser la misma que la del resto de elementos del equipo.
 - b) Debe ser la misma que la de la placa base.
 - c) Debe ser la misma que la de la memoria cache L1.
 - d) Debe ser, si se utilizan módulos DDR, la mitad que la del bus de memoria.
 - e) Debe ser la misma que la del bus de memoria.
3. La memoria principal de un PC moderno es:
 - a) Memoria ROM.
 - b) Memoria DRAM.
 - c) Memoria SRAM.
 - d) Memoria Rambus DDR RAM.
 - e) Memoria Dual Core DDR.
4. La memoria DRAM:
 - a) Necesita ser refrescada periódicamente.
 - b) Su velocidad se mide en MBytes.
 - c) Se usa en la caché L1.
 - d) Es más cara que la SRAM.
 - e) Es más rápida que la SRAM.
5. De las señales de reloj del sistema se puede decir que:
 - a) Son generadas por el procesador y enviadas mediante el *chipset* al resto de elementos del sistema.
 - b) La placa base genera una señal básica y el resto de elementos generan la suya a partir de ésta.
 - c) Cada elemento instalado en el sistema genera su propia señal de reloj independiente.
 - d) Son generadas por el *chipset* y enviadas al resto de elementos del sistema.
 - e) El procesador genera la del FSB y el *chipset* utiliza multiplicadores para generar las del resto de dispositivos.
6. El *chipset* de la placa base se divide en dos controladores o *hubs*:
 - a) Uno gestiona la comunicación de la CPU con el cache L1 y el caché L2. El otro gestiona la comunicación entre el caché L2, la memoria y los periféricos.
 - b) Uno gestiona el FSB, el bus de memoria y el puerto AGP, y el otro la comunicación con los periféricos
 - c) Uno gestiona el FSB y el bus de memoria y el otro la comunicación con el puerto AGP y los periféricos.
 - d) Uno gestiona el BSB y el FSB, y el otro la comunicación con los periféricos.
 - e) Uno gestiona FSB y el AGP y el otro, el puerto AGP y los periféricos.
7. Los buses AGP, PCI e ISA, además de en su geometría, se diferencian en el ancho de sus datos:
 - a) El puerto AGP es de 32 bits, el bus PCI es de 32 ó 16 bits y el ISA de 16 bits
 - b) El puerto AGP es de 64 bits, el bus PCI es de 32 bits y el ISA de 16 ó 8 bits
 - c) El puerto AGP es de 64 bits, el bus PCI es de 16 bits y el ISA de 8 bits
 - d) El puerto AGP es de 32 bits, el bus PCI es de 32 bits y el ISA de 8 ó 16 bits
 - e) El puerto AGP es de 64 bits, el bus PCI es de 32 ó 16 bits y el ISA de 8 bits.
8. Un Pentium 4 con FSB a 533 MHz de frecuencia de datos y memoria DDR266 tiene un multiplicador en el bus de memoria de:
 - a) 3/4.
 - b) 4/3.
 - c) 5/3.
 - d) 3/5.
 - e) 1/1.
9. Los equipos PC compatibles:
 - a) No requieren fuente de alimentación, basta conectarlos a la red.
 - b) Requieren una fuente de alimentación estándar, igual para todos los equipos PC.
 - c) Requieren una fuente de alimentación con voltajes de salida que dependen de los periféricos instalados.
 - d) Requieren una fuente de alimentación con potencias de salida que dependen de los periféricos instalados.
 - e) Requieren una fuente de alimentación con potencias de salida que dependen de la temperatura de la CPU.

10. El elemento principal a la hora de elegir una caja para instalar un equipo debe ser:
 - a) El color de los muebles del sitio en el que va instalado el PC.
 - b) El factor de forma de la placa base.
 - c) El tipo de memoria instalada en el sistema, DDR DRAM o RDRAM.
 - d) El tipo de tarjeta de vídeo instalada, AGP o PCI.
 - e) El número de bahías de 2½ disponibles.

11. En los equipos modernos:
 - a) No hay ventiladores instalados o, a lo sumo, basta con el que refrigera el procesador.
 - b) Si la refrigeración no es por agua, hay al menos un ventilador.
 - c) Si la refrigeración no es por agua, hay al menos dos ventiladores.
 - d) Se puede prescindir de un ventilador si la caja permanece abierta.
 - e) Hay, como mucho, dos ventiladores.

12. El SPD:
 - a) Es un sistema que determina la velocidad de la memoria SRAM.
 - b) Es un chip de Synchronous Dynamic RAM.
 - c) Es el sistema por el que las memorias modernas transmiten dos datos en cada ciclo.
 - d) Permite que el sistema sepa los parámetros temporales de un módulo de RAM.
 - e) Significa *Serial Presence Detector* y sirve para que la BIOS detecte el tamaño de un módulo de RAM.

13. El factor de forma de la placa base:
 - a) Determina el número de ranuras de cada tipo.
 - b) Determina el modelo de procesador dentro de una familia que puede utilizarse con la placa base.
 - c) Determina el largo y ancho de la placa base.
 - d) En la actualidad es siempre ATX.
 - e) Determina la frecuencia principal del chipset.

14. El FireWire:
 - a) También se llama IEEE1394.
 - b) Es más lento que USB 1.0.
 - c) Es el puerto que utilizan los Mac de Apple para conectar la tarjeta de vídeo.
 - d) Es un estándar desarrollado por Intel.
 - e) Es un estándar de conexión inalámbrica para discos duros.