

Preguntas

1. La pila de la placa base sirve para:

- a) Alimentar la ROM BIOS y el chip RTC/NVRAM.
- b) Alimentar sólo el chip RTC/NVRAM.
- c) Alimentar sólo la ROM BIOS.
- d) Alimentar sólo la memoria CMOS.
- e) Alimentar sólo el reloj.

Respuesta:

2. Enumerar las cuatro funciones básicas que tienen los programas de la BIOS de las placas base:

- 1)
- 2)
- 3)
- 4)

3. Las BIOS de la placa base se almacenan en memorias de tipo:

- a) DDR-RAM.
- b) CMOS.
- c) SDRAM.
- d) CMOS y ROM.
- e) ROM.

Respuesta:

4. Estas tarjetas llevan normalmente chips de ROM BIOS:

- a) Las tarjetas SCSI para discos duros, las tarjetas de vídeo y las de sonido.
- b) Las tarjetas SCSI para discos duros, las tarjetas de vídeo y las de red.
- c) Las tarjetas de vídeo, las de sonido y las de red.
- d) Las tarjetas SCSI, las de sonido y las de red.
- e) Sólo las tarjetas SCSI.

Respuesta:

5. La ROM flash también se conoce como:

- a) EPROM
- b) Mask ROM
- c) PROM
- d) EEPROM
- e) SDRAM.

Respuesta:

6. La ROM flash se graba mediante:

- a) Luz ultravioleta.
- b) Un proceso fotolítico.
- c) Soldaduras.
- d) Señales eléctricas.
- e) Magnetismo.

Respuesta:

7. En la actualidad, los principales fabricantes de BIOS para placas base de PCs son:

- a) Intel y AMD.
- b) Intel, AMD, QDI y Asus.
- c) AMI y Phoenix.
- d) Intel, AMD, QDI, Asus, AMI y Phoenix.
- e) AMI, Phoenix, QDI y Asus.

Respuesta:

8. El *jumper* etiquetado habitualmente con *Recover/Normal* en la placa base sirve para:

- a) Poner una BIOS mínima que permite un arranque desde disquete para reprogramarla si se ha dañado.
- b) Recuperar el MBR del disco si se ha dañado.
- c) Recuperar la información de la CMOS a su valor original de fábrica si se ha dañado.
- d) Recuperar la BIOS a su valor original de fábrica si se ha dañado.
- e) Eliminar la protección por contraseña de la BIOS.

Respuesta:

9. ¿Cuál de estas afirmaciones es **falsa**?

- a) El ROM shadowing tiene como objetivo hacer más rápido el acceso a las memorias ROM.
- b) El ROM shadowing copia la ROM en memoria RAM.
- c) El ROM shadowing de la BIOS de la placa base en la actualidad prácticamente sólo tiene influencia en el arranque.
- d) El ROM shadowing sólo es posible con la ROM de la BIOS de la placa base.
- e) Algunas BIOS, además del ROM shadowing en RAM, permiten que se utilice la caché para las ROM.

Respuesta:

10. Sobre el *overclocking* se puede decir que:

- a) Modificar el multiplicador del procesador da más problemas con el bus PCI que modificar la frecuencia del FSB.
- b) Siempre que se pueda hacer *overclocking* hay que hacerlo ya que se gana rendimiento y no tiene inconvenientes.
- c) Si se incrementa el multiplicador en un procesador *bus ratio locked* el sistema no arrancará.
- d) Si se incrementa el multiplicador habrá un aumento de la disipación de calor; si se incrementa la frecuencia del FSB, no.
- e) Hacer *overclocking* puede causar un desgaste mayor de los elementos.

Respuesta:

11. En el estado *Suspend to RAM* de ACPI:

- a) Se tarda más en arrancar que en el estado *Suspend to Disk*.
- b) Si teníamos abierto el Word, al despertar al sistema tendremos que volver a abrirlo.
- c) Si se pierde la alimentación se perderá el contexto.
- d) Se entra cuando lo decide la BIOS por el APM.
- e) Se consume menos energía que en el estado *Suspend to Disk*.

Respuesta: