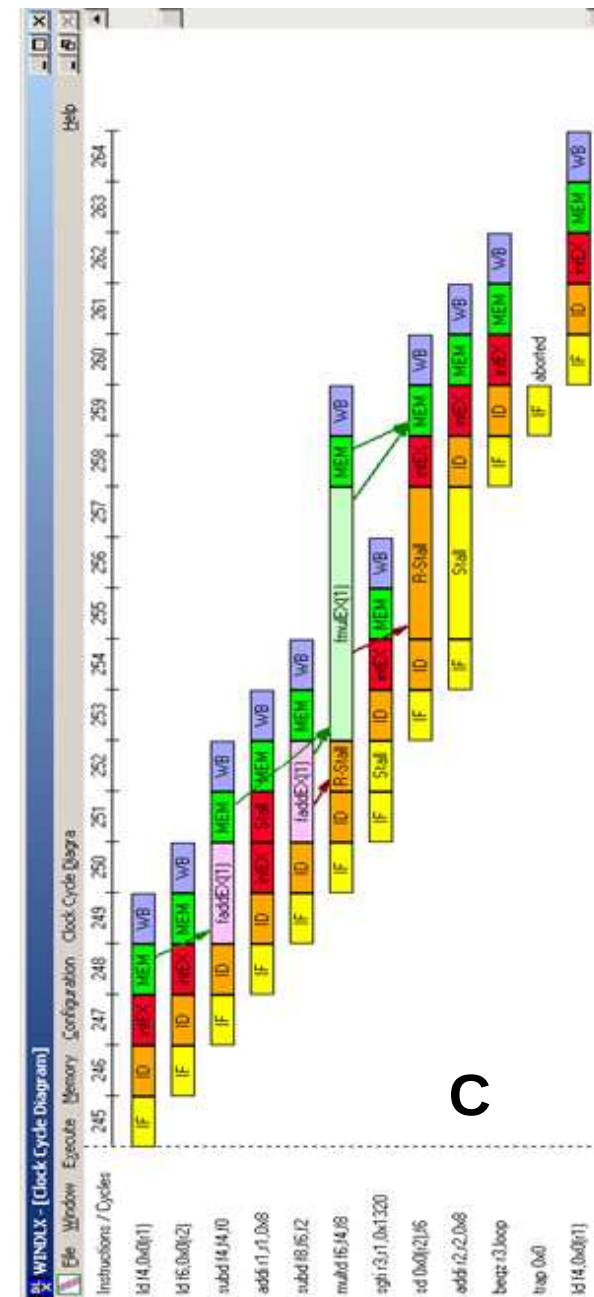
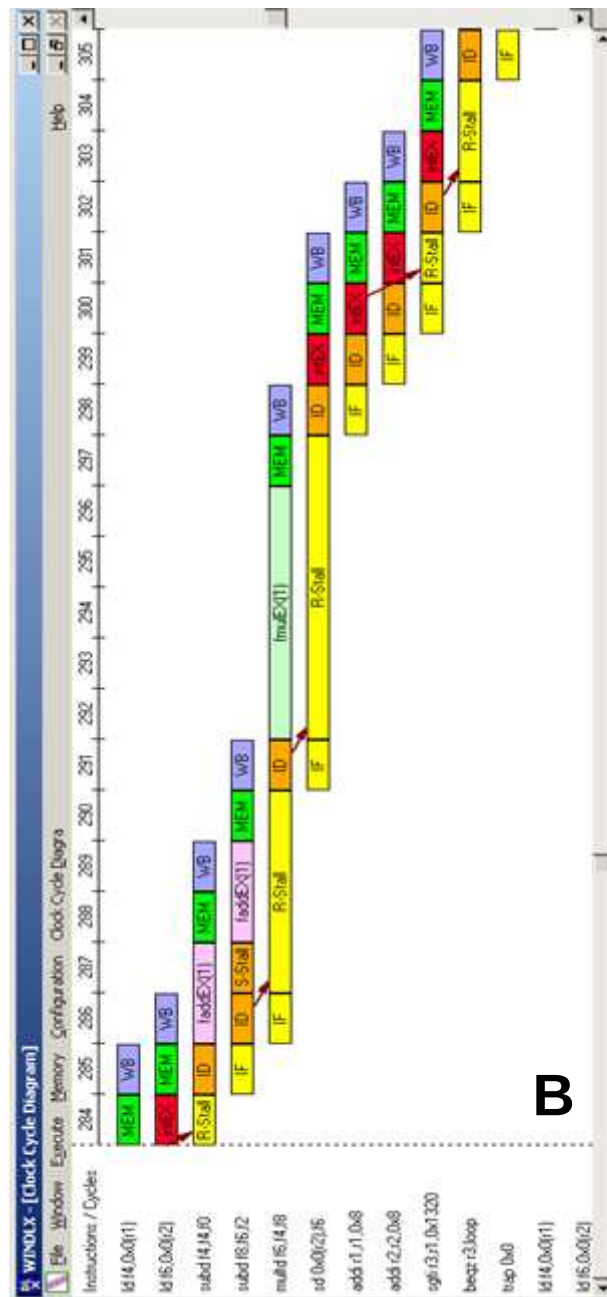
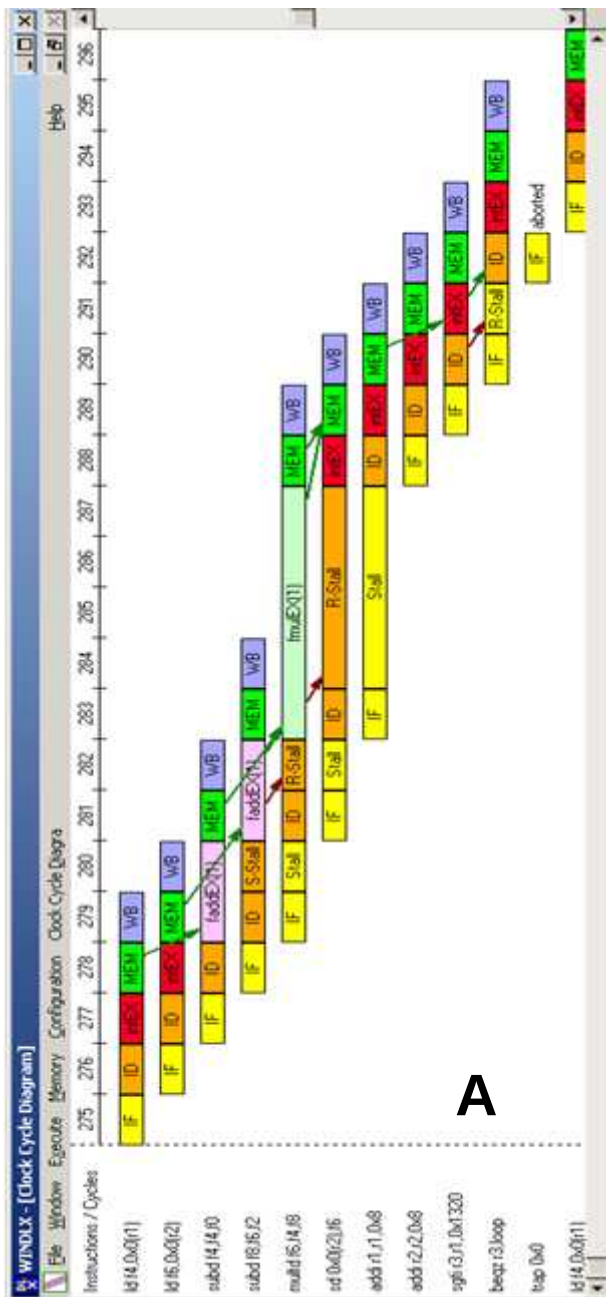


Las gráficas que vienen a continuación corresponden a tres simulaciones realizadas con Windlx para el bucle principal (100 iteraciones) de un cierto programa.



En función del comportamiento observado, responder a las tres cuestiones que siguen:

- Indica el nombre de las técnicas implícitas utilizadas en cada una de las simulación anteriores que justifican las mejoras en los respectivos tiempos de ejecución

	Técnica 1	Técnica 2
Simulación A	Adelantamiento	
Simulación B		
Simulación C	Adelantamiento	Reordenación

Explicación: Aplicando lo estudiado en las practicas realizadas con el simulador Windlx y con las imágenes de cada simulación, se pueden deducir las técnicas que se usan en cada una de ellas

- Cuántos ciclos por iteración de parada hay en la simulación original (sin técnica alguna aplicada) debido a cada tipo de riesgo?

Dependencias de Datos	14
Estructurales	1
Riesgos de Control	1

Explicación: Aplicando lo estudiado en las practicas realizadas con el simulador Windlx y con las imágenes de cada simulación, se calculan los ciclos de parada provocados por cada tipo de riesgo. Hay que tener en cuenta que la parada provocada por los riesgos estructurales queda incluida en la pérdida global por dependencia de datos de la instrucción mult f4,f6,f8

- ¿Cuántos ciclos se ahorran en el total de iteraciones debido exclusivamente a la técnica hardware?

700

Explicación: El adelantamiento se aplica de manera exclusiva en la simulación A. El número de ciclos que se pierden por iteración en ella es 7, con lo que ahorramos $14 - 7 = 7$ ciclos / iteración y por lo tanto 700 ciclos en total

- ¿Cuántos ciclos se ahorran en el total de iteraciones debido exclusivamente a la técnica software (una vez aplicada la técnica hardware)?

300

Explicación: En la simulación C se realiza reordenamiento. Hay 4 ciclos de perdida por iteración y respecto a la simulación A ahorramos 3 ciclos / iteración, es decir, 300 ciclos en total

- Si el tiempo de ejecución en la simulación más rápida es de 1270 ciclos ¿qué ganancia final se ha conseguido con la aplicación conjunta de las citadas técnicas?

1,787

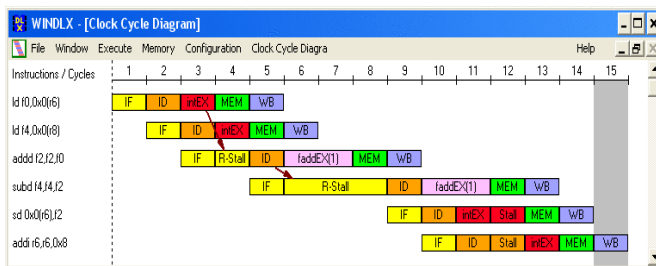
Explicación: La simulación más rapida es la C, y la original la B. La diferencia de perdida de ciclos entre la simulación B y la simulación C es de 10 ciclos por iteración según las gráficas. Así pues, la simulación B tendrá un tiempo de ejecución total de 2270 ciclos y la ganancia será entonces $2270/1270$

A continuación se muestra el código interno de un bucle ejecutado durante 10^7 iteraciones por un procesador segmentado como el estudiado en clase (unidad flotante NO segmentada) y también un cronograma correspondiente a su simulación en ciertas condiciones.

```

1 ld f0, 0(r6)
2 ld f4, 0(r8)
3 addd f2, f2, f0
4 subd f4, f4, f2
5 sd 0(r6), f2
6 addi r6, r6, 8

```



En función del comportamiento observado responder a las tres cuestiones que siguen:

— ¿Cuántos ciclos se pierden por iteración al ejecutar el citado código

A) sin adelantamiento?

B) con adelantamiento?

A: 4 B: 1

Explicación: El cronograma representado corresponde al caso sin adelantamiento y en el se observa la pérdida total de 4 ciclos por iteración, 1 por la dependencia entre las instrucciones 1 y 3 y otros 3 por la dependencia entre las instrucciones 3 y 4 (el ciclo de parada en la instrucción 5 no supone un ciclo perdido, ya que no impide que la instrucción finalice un ciclo después de la que le precede).

En caso de adelantamiento desaparecerían los ciclos perdidos por dependencias y tan solo persistiría un ciclo de pérdida debido al problema estructural que suponen las dos instrucciones flotantes consecutivas con unidades de ejecución de dos ciclos de latencia.

— Proponer una reordenación del código que, en combinación con el adelantamiento, elimine la pérdida de ciclos sin incrementar el número de registros utilizados. Responder con una lista de 6 números identificadores de instrucción separados por comas.

1,2,3,5,4,6

Explicación: La única reordenación "legal" (que no adultera los resultados de la ejecución) capaz de eliminar el ciclo perdido aún con adelantamiento, es aquella que sitúa la penúltima instrucción entre las dos flotantes.

— Si el procesador es un MIPS 3000 a 50 MHz. ¿cuánto tiempo de ejecución extra supone cada ciclo perdido por iteración?

0,2 seg.

Explicación: El tiempo extra será el resultado de multiplicar 1 ciclo por el número total de iteraciones y por el tiempo que supone cada uno de esos ciclos.