

Arquitectura y Tecnología de Computadores

Arquitecturas Paralelas. Curso 09/10

Lección 4 - Ejercicio 1

Se tiene un sistema de memoria principal organizado con 4 bancos entrelazados a nivel de palabra de 32 bit. Si la anchura del bus de memoria es de 1 palabra y los tiempos de envío de dirección, acceso y recepción de datos son 1, 8 y 1 ciclos respectivamente

¿Cuál será la **ganancia** de ancho de banda que se puede obtener con el entrelazamiento en la lectura de un bloque de 16 palabras consecutivas desde memoria?