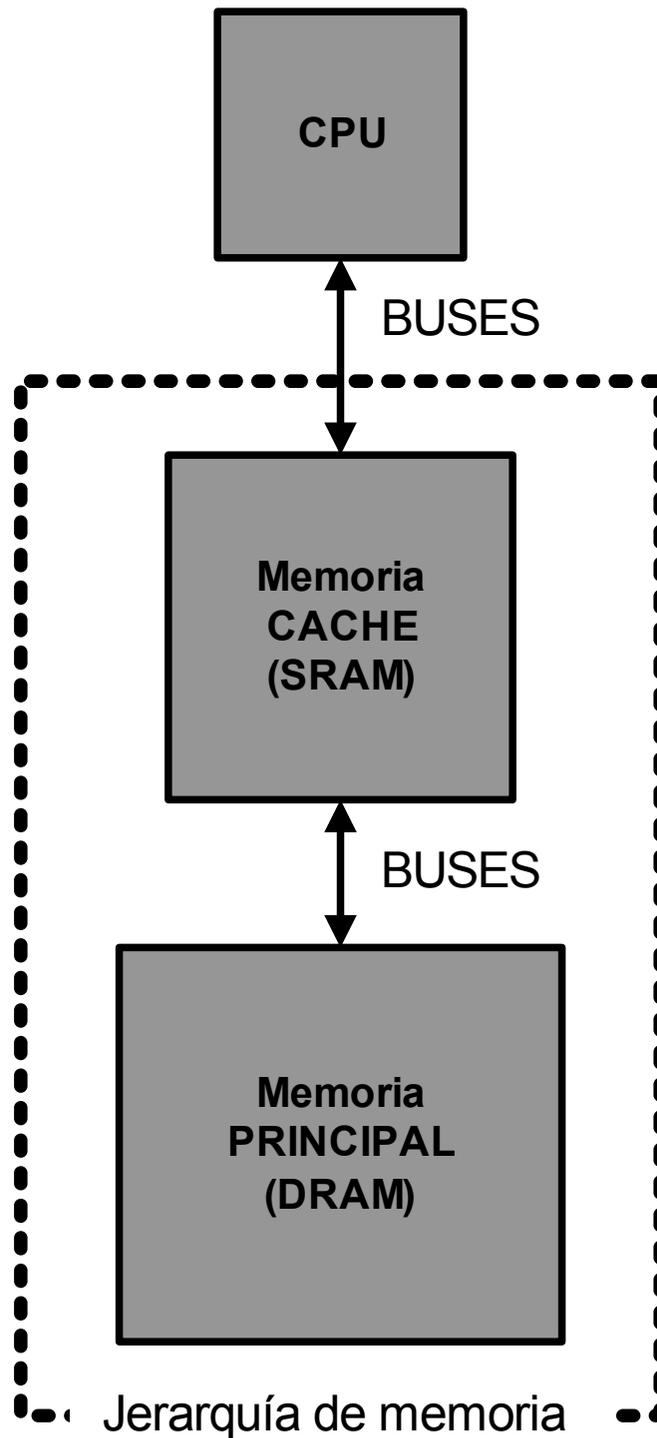


# Jerarquía de memoria

---



# Integración de la memoria *cache* en el procesador

---

